

## **Lauterbach Accelerates Development on Tenstorrent Automotive RISC-V SoCs**

*Santa Clara, CA and Hoehenkirchen, Germany—October 23, 2025 — At the RISC-V Summit NA Tenstorrent and Lauterbach are pleased to announce a collaboration on Tenstorrent's automotive RISC-V SoCs. Lauterbach's TRACE32® development tools will be used to support Tenstorrent's System-on-Chip (SoCs) and chiplets for RISC-V and AI powered workloads in the automotive, client, and server spaces.*

Tenstorrent's Automotive and Robotics Base-Die SoC is ideal for automotive applications in Software Defined Vehicles (SDVs). The SoC implements at least 8 powerful 64-bit superscalar, out-of-order TT-Ascalon™ RISC-V cores with Vector- and Hypervisor-ISA-extensions as well as dozens of RISC-V-based AI-accelerators and further RISC-V cores for system and communication management.

Lauterbach's TRACE32® development tools enable simultaneous debugging of the various TT-Ascalon™ RISC-V processors and other cores that are implemented on the chip. The TRACE32® tools cover the entire product lifecycle (PLC) from pre-silicon development on virtual targets to prototyping on silicon to in-field debugging on ECUs. The universal PowerView debugging and tracing software can be complemented with debug and trace accelerator modules for analyzing real chips: while Lauterbach's intelligent PowerDebug modules provide the highest available download speeds and smallest response times for efficient debugging and test automation including CI/CD support, PowerTrace real-time trace modules provide full insights of what the processors and other cores of the system are doing without impacting its real-time performance in any way.

Lauterbach's unique hypervisor-, AUTOSAR-, and OS-awarenesses enable developers to analyze the complete automotive software stack. Trace analysis, including code coverage measurements, can support bringing embedded designs to market in faster, safer, and more reliable ways.

"Tenstorrent's Automotive and Robotics SoC combines excellent computing performance with massive AI acceleration, which makes it highly attractive for modern cars," said Alexandre Schaefer, Sales Director at Lauterbach GmbH. "With the latest support of TRACE32®, we enable Tenstorrent customers to develop their applications with our market leading debug and trace tools right from the start."

"We're excited to collaborate with Lauterbach," said Eric Rentschler, Senior Principal Engineer and Debug Architect at Tenstorrent. "The advanced debugging capabilities and insights provided by Lauterbach's TRACE32® development tools complement our efforts, helping developers boost productivity and accelerate time to market for RISC-V CPUs and AI accelerators."

Lauterbach's TRACE32® development tools enable developers of automotive domain based as well as SDV architectures to evolve their applications based on Tenstorrent SoCs even faster and easier.

Learn more about debugging and profiling Software Defined Vehicles (SDV):  
[www.lauterbach.com/sdv](http://www.lauterbach.com/sdv)

Learn more about TRACE32® comprehensive automotive support:  
<https://www.lauterbach.com/industries/automotive>

Learn more about Tenstorrents RISC-V cores: <https://tenstorrent.com/ip/risc-v-cpu>

## **About Lauterbach**

Lauterbach is the leading manufacturer of cutting-edge development tools for embedded systems with more than 45 years of experience. It is an international, well-established company, serving customers all over the world, partnering with all semiconductor manufacturers and growing steadily. At the headquarters in Hoehenkirchen, near Munich, the engineering team develops and produces highly proficient and specialized, easy-to-use Development Tools under the brand TRACE32®. Branch offices in United Kingdom, Italy, France, Tunisia, on the East and West coasts of the United States, Japan and China and highly qualified sales as well as support engineers in many other countries make Lauterbach's full product range available worldwide. For more information please visit <http://www.lauterbach.com/>

Press contact: Verena Strasser, Lauterbach GmbH

Altlaufstraße 40, 85635 Hoehenkirchen-Siegersbrunn, Germany

Telefon +49 (8102) 9876 182

[press@lauterbach.com](mailto:press@lauterbach.com)

## **About Tenstorrent**

At Tenstorrent, we build computers for AI, and the developers that are shaping its future. Our high-performance RISC-V based CPUs and AI, modular chiplets, and scalable compute systems give developers full control, at any scale from a single-node experimentation to data center-scale deployment. We believe in an open future. Our architecture and software are designed to be edited, forked, and owned. Our team of engineers, dreamers, and first-principle thinkers is redefining how hardware and software converge to accelerate innovation.

Press Contact: [pr@tenstorrent.com](mailto:pr@tenstorrent.com)

Tenstorrent

2600 Great America Way, Santa Clara, CA 95054, USA

## **Lauterbach beschleunigt die Entwicklung von Tenstorrent Automotive RISC-V SoCs**

*Santa Clara, CA und Hoehenkirchen, Deutschland - 23. Oktober 2025 - Tenstorrent und Lauterbach freuen sich, anlässlich des RISC-V Summit NA eine Zusammenarbeit bei Tenstorrents Automotive RISC-V SoCs bekannt zu geben. Die TRACE32®-Entwicklungswerkzeuge von Lauterbach werden zur Unterstützung von Tenstorrents System-on-Chip (SoCs) und Chiplets für RISC-V- und KI-basierte Workloads in den Bereichen Automotive, Client und Server eingesetzt.*

Das Automotive- und Robotik-Basis-Die-SoC von Tenstorrent ist ideal für Automotive-Anwendungen in Software Defined Vehicles (SDVs). Der SoC implementiert mindestens 8 leistungsstarke 64-bit superskalare, out-of-order TT-Ascalon™ RISC-V Cores mit Vektor- und Hypervisor-ISA-Erweiterungen sowie Dutzende von RISC-V-basierten AI-Beschleunigern und weitere RISC-V Cores für das System- und Kommunikationsmanagement.

Lauterbachs TRACE32® Entwicklungswerkzeuge ermöglichen das gleichzeitige Debugging der verschiedenen TT-Ascalon™ RISC-V Prozessoren und anderer Cores, die auf dem Chip implementiert sind. Die TRACE32®-Werkzeuge decken den gesamten Produktlebenszyklus (PLC) ab, von der Pre-Silicon-Entwicklung auf virtuellen Targets über das Prototyping auf Silizium bis hin zum In-Field-Debugging auf Steuergeräten. Die universelle Debugging- und Tracing-Software PowerView kann mit Debug- und Trace-Beschleunigermodule für die Analyse von realen Chips ergänzt werden: Während die intelligenten PowerDebug-Module von Lauterbach höchste Download-Geschwindigkeiten und kürzeste Antwortzeiten für effizientes Debugging und Testautomatisierung einschließlich CI/CD-Unterstützung bieten, liefern die PowerTrace-Echtzeit-Trace-Module vollständige Einblicke in das, was die Prozessoren und anderen Kerne des Systems tun, ohne dessen Echtzeit-Performance in irgendeiner Weise zu beeinträchtigen.

Lauterbachs einzigartige Hypervisor-, AUTOSAR- und OS-Awareness ermöglicht es Entwicklern, den gesamten automobilen Software-Stack zu analysieren. Trace-Analysen, einschließlich Code-Coverage-Messungen, können dazu beitragen, Embedded Designs schneller, sicherer und zuverlässiger auf den Markt zu bringen.

„Das Automotive- und Robotik-SoC von Tenstorrent kombiniert exzellente Rechenleistung mit massiver KI-Beschleunigung, was es für moderne Autos sehr attraktiv macht“, sagt Alexandre Schaefer, Vertriebsleiter der Lauterbach GmbH. „Mit der neuen Unterstützung von TRACE32® ermöglichen wir Tenstorrent-Kunden, ihre Anwendungen von Anfang an mit unseren marktführenden Debug- und Trace-Tools zu entwickeln.“

„Wir freuen uns über die Zusammenarbeit mit Lauterbach“, sagt Eric Rentschler, Senior Principal Engineer und Debug Architect bei Tenstorrent. „Die fortschrittlichen Debugging-Fähigkeiten und die Einblicke, die Lauterbachs TRACE32®-Entwicklungswerkzeuge bieten, ergänzen unsere Bemühungen und helfen den Entwicklern, ihre Produktivität zu steigern und die Markteinführung von RISC-V-CPU's und KI-Beschleunigern zu beschleunigen.“

Lauterbachs TRACE32® Entwicklungstools ermöglichen es Entwicklern von Automotive-Domain- und SDV-Architekturen, ihre Anwendungen auf Basis von Tenstorrent-SoCs noch schneller und einfacher zu entwickeln.

Erfahren Sie mehr über Debugging und Profiling von Software Defined Vehicles (SDV):  
[www.lauterbach.com/sdv](http://www.lauterbach.com/sdv)

Erfahren Sie mehr über die umfassende Automotive-Unterstützung von TRACE32®:  
<https://www.lauterbach.com/industries/automotive>

Erfahren Sie mehr über Tenstorrents RISC-V-Cores: <https://tenstorrent.com/ip/risc-v-cpu>

## **Über Lauterbach**

Lauterbach ist der führende Hersteller von hochmodernen Entwicklungswerkzeugen für eingebettete Systeme mit mehr als 45 Jahren Erfahrung. Als internationales, etabliertes Unternehmen beliefert Lauterbach Kunden in aller Welt, arbeitet mit allen Halbleiterherstellern zusammen und wächst stetig. Am Hauptsitz in Höhenkirchen bei München entwickelt und produziert das Ingenieurteam unter der Marke TRACE32® hochspezialisierte und einfach zu bedienende Entwicklungswerkzeuge. Niederlassungen in Großbritannien, Italien, Frankreich, Tunesien, an der Ost- und Westküste der USA, in Japan und China sowie hochqualifizierte Vertriebs- und Support-Ingenieure in vielen weiteren Ländern machen die gesamte Produktpalette von Lauterbach weltweit verfügbar. Für weitere Informationen besuchen Sie bitte <http://www.lauterbach.com/>

Pressekontakt: Verena Strasser, Lauterbach GmbH

Altlaufstraße 40, 85635 Höhenkirchen-Siegertsbrunn, Deutschland

Telefon +49 (8102) 9876 182

[press@lauterbach.com](mailto:press@lauterbach.com)

## **Über Tenstorrent**

Bei Tenstorrent bauen wir Computer für KI und die Entwickler, die deren Zukunft gestalten. Unsere hochleistungsfähigen RISC-V-basierten CPUs und KI, modularen Chiplets und skalierbaren Rechensysteme geben Entwicklern die volle Kontrolle, und zwar in jeder Größenordnung, vom Einzelknoten-Experiment bis zum Einsatz im Rechenzentrum. Wir glauben an eine offene Zukunft. Unsere Architektur und Software sind so konzipiert, dass sie bearbeitet, geforkt und genutzt werden können. Unser Team aus Ingenieuren, Träumern und Vordenkern definiert neu, wie Hardware und Software zusammenkommen, um Innovationen zu beschleunigen.

Pressekontakt: [pr@tenstorrent.com](mailto:pr@tenstorrent.com)

Tenstorrent

2600 Great America Way, Santa Clara, CA 95054, USA